

不論您現在身在何方，鼓勵您「專業升級，人才PRO級」

### 電磁相容研習活動+含報考中級-皆免費

考生報名連結：<https://reg.ipas.org.tw/> 《登入請填寫團報-優惠代碼：M9X64》



## iPAS電磁相容中級工程師產學交流研習活動

經濟部為聚焦高附加價值人才，特規劃及辦理中級電磁相容工程師能力鑑定考試，除引領有意願者成為電磁相容產業不可或缺之專業人才外，也同時協助企業鑑定優質專業人員。

本活動透過免費參與活動+報考能力鑑定二階段活動，協助學員準備及參加iPAS電磁相容中級能力認證考試，或進一步擔任企業講師之重要任務，引領自身及所屬企業更多人員成為電磁相關領域所需的專業人才。

【第一階段：培育活動】115/03/24(二) 09:00~16:00

【上課地點】竹東工研院(新竹縣竹東鎮中興路四段195號)

【講師】逢甲大學通訊工程學系 何子豪 助理教授

時間	議題名稱	議題內容
09:00~10:30	高速數位 電路設計	<ul style="list-style-type: none"><li>● 電源完整性(PI)<ul style="list-style-type: none"><li>• 電源分配網路(PDN)之組成與目的</li><li>• 電源阻抗分析</li><li>• PCB 電源平面之共振效應分析</li><li>• 電源網路之去耦合設計分析</li><li>• PCB 材料特性</li></ul></li></ul>
10:30~10:45		休息時間
10:45~12:00		<ul style="list-style-type: none"><li>● 訊號完整性(SI)<ul style="list-style-type: none"><li>• 傳輸線之阻抗匹配技術</li><li>• 串音(Crosstalk)分析</li><li>• 混合模態訊號傳輸基礎原理</li><li>• 電路終接技術</li><li>• 眼圖基礎原理</li><li>• PCB 傳輸線特性</li></ul></li></ul>

		<ul style="list-style-type: none"> <li>● 量測技術           <ul style="list-style-type: none"> <li>• 時域反射儀(TDR)基本原理與量測技術</li> <li>• 向量網路分析儀(VNA)基本原理與量測技術</li> </ul> </li> </ul>
12:00~13:00		休息時間
13:00~14:30		<ul style="list-style-type: none"> <li>● 數位電路之 EMI 設計與改善技術           <ul style="list-style-type: none"> <li>• 系統雜訊(system noise)分析技術</li> <li>• 數位電路模組或系統之 EMI 分析與改善技術</li> </ul> </li> </ul>
14:30~14:45		休息時間
14:45~16:00	數位無線 系統整合 設計實務	<ul style="list-style-type: none"> <li>● 數位電路與射頻電路之系統整合設計與效能改善技術           <ul style="list-style-type: none"> <li>• 無線通訊產品之 EMC 設計規劃</li> <li>• 元件 EMI 雜訊對無線裝置之 TIS 與 Throughput 影響分析與改善技術</li> </ul> </li> <li>● PCB 設計技術           <ul style="list-style-type: none"> <li>• PCB 佈局基本概念、疊構特性</li> <li>• 電源規劃、分佈基本概念</li> <li>• PCB 走線對電磁相容影響</li> </ul> </li> </ul>

**【第二階段-電磁相容中級考試】考試時間：115年4月11日**

- 活動對象：(詳點選考試簡章)
  - 有意願報考電磁相容中級工程師能力鑑定之企業員工或個人
  - 有意開授電磁相容工程師能力鑑定課程之教師或企業內部講師
- 報名連結(**可參與考試者優先錄取**)：(點選報名)  
報名截止至**03/11**，活動前三天發送上課通知。
- 課程費用：**限額25名免費培訓及考試**
- 執行單位：台灣電子連接產業協會
- 聯絡窗口：林珮芳小姐 03-5910002 kate@teca.itri.org.tw